

應對 AI 動態突波負載挑戰: RTQ1954S-TA 80V 熱插拔控制器

Mohammad Etemadrezaei | AN092 October 2025

隨著現代數據中心的電力需求持續攀升,其運作效率與可擴展性要求推動了模組化系統的發展,例如伺服器、擴充卡 及輔助電路板皆需支援熱插拔功能。當模組元件故障時,能在不中斷運作的情況下更換,有助於減少停機時間與維修 成本。本篇應用筆記將介紹立錡 RTQ1954S-TA 熱插拔控制器及其多階段過電流保護 (OCP) 設計, 說明其如何在動 態 AI 工作負載下提供可靠保護,同時實現高功率系統的散熱最佳化。

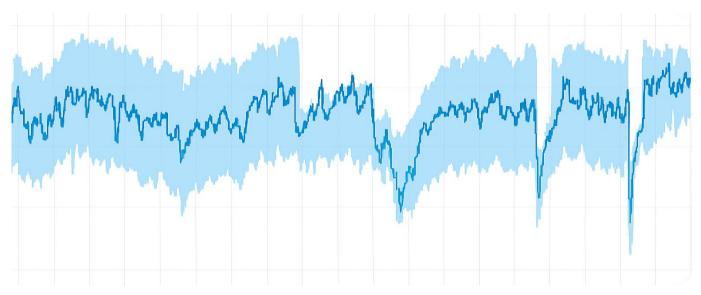


圖 1. AI 工作負載的動態突波範例

AN092 October 2025

1



目錄

1	熱插拔控制器的應用與挑戰			
	1.1		3	
	1.2	應用挑戰	3	
	1.3	解決方案	4	
2	多階段 OCP 保護機制			
	2.1	啟動保護 OCP1	5	
	2.2	穩態運作保護 OCP2	7	
	2.3	穩態運作保護 OCP3	9	
	2.4	斷路器保護 CB	9	
3	識別重複性過電流脈衝,提升系統判斷準確性			
4	有效偵測 Soft Short ,強化系統保護1			
5	實現與保護機制獨立的散熱設計			
6	結論.		13	



1 熱插拔控制器的應用與挑戰

1.1 應用情境

熱插拔控制器通常應用於數據中心的模組化系統中,最常見的用途為電源輸入口(如<u>圖2</u>所示)。這類控制器具備三大功能:

- 1. 協助模組在電源線 (busbar) 帶電狀態下插拔。
- 2. 系統故障時提供保護。
- 3. 提供關鍵的電源與安全監控資訊。

為達成這些功能,熱插拔控制器會控制一個或多個外部通道元件,如 MOSFET (可視功率需求並聯使用)。

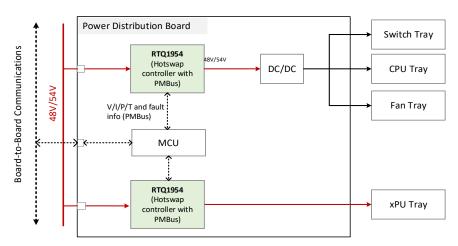


圖 2. 熱插拔控制器在電源分配板上的典型應用

1.2 應用挑戰

熱插拔控制器常見的保護情境之一,是在啟動或穩態運作過程中發生過電流事件。若為輸出短路且阻抗極低(接近接地),控制器會在數微秒內關閉 MOSFET,以避免過電流損壞系統。針對其他過電流情況,多數熱插拔控制器會在 MOSFET 關閉前,會在故障超時時間內 (fault timeout period) 對電流(或功率)進行限制。此類保護方式適用於負載曲線 (load profile) 穩定、無劇烈突波的情況。

現代 AI 應用所使用的 xPU 負載曲線具備寬範圍且動態的電流突波,並且持續時間變化大,並不像 CPU 負載曲線那樣具有明確規範。若僅以單一電流/功率限制值來做保護設定,容易產生誤判錯誤,因此需要:

- 1. 將電流限制門檻設定在高於預期的最大負載,並且/或
- 2. 延長故障容忍時間以容納突波電流。

提高電流限制雖然可讓突波通過,但也可能讓像 soft short 這類異常狀況無法被偵測;而延長故障超時時間則會增加 MOSFET 所承受的熱與電應力,有違其安全操作區域 (SOA) 限制。



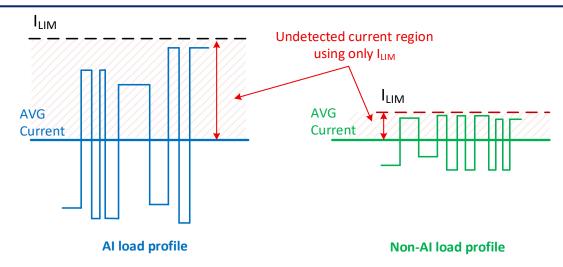


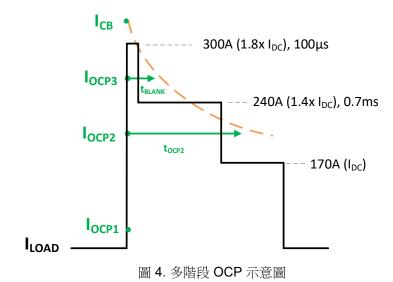
圖 3. 當只有單一電流限制保護 (ILIM) 時,面對 AI 的負載需求,熱插拔控制器將面臨如何正確保護系統的問題

解決方案 1.3

立錡 RTQ1954S-TA 熱插拔控制器透過多階段過電流保護 (OCP) 機制,有效應對 AI 動態負載保護挑戰。多階段 OCP 架構具備高度彈性,可依據不同負載曲線進行最佳化設計。本文將說明多階段 OCP 的優勢,並說明其如何應 用於保護輸出功率達 8.5kW 的系統(如圖 4 所示負載曲線)。

多階段 OCP 保護機制 2

RTQ1954S-TA 提供四個不同階段的快速且精準的過電流保護,能因應各種過電流負載狀況,如下圖所示。





Overcurrent Protection	ΔV _{SNS} Threshold (Voltage Across Sense Resistor)	Fault Timer
OCP1 (Start-Up Only)	2mV	Immediate
OCP2	10mV to 55mV (PMBus) 26mV, 37mV to 49mV, and 50mV (hardware)	Set by CTIMER
ОСР3	V _{OCP2} + 15mV	0.5ms
СВ	50mV, 100mV, 200mV	Immediate

- 啟動保護 OCP1:針對啟動時可能出現的過大浪湧電流進行防護。
- 穩態運作保護 OCP2: 此保護等級應設於穩態負載之上,用於防範 soft short 或持續過載等狀況,保護容忍 時間可透過 TIMER 腳位的電容設定。
- 穩態運作保護 OCP3: 允許高於預期的短時間過載脈衝通過,若持續時間超過 tblank (預設為 0.5ms),則會 啟動保護機制。
- 斷路器保護 CB: 當發生極端過電流事件時(如短路),此保護機制可於微秒(us)內反應,是對嚴重故障的最 終防線。

本應用範例所採用的系統參數如下:

Parameter	Value
Input Voltage	50V
Average DC Current	170A
Average DC Power	8.5kW at 50V
OCP1	8A / Immediate
OCP2	200A / 1.19ms timer
ОСР3	260A / 0.5ms timer
СВ	400A / Immediate
Number of MOSFETs	6 x PSMN2R3-100SSE

啟動保護 OCP1 2.1

在啟動過程中,可透過 GATE 腳位對地的電容,實現軟啟動並限制 VOUT 上升斜率與輸出電容的浪湧電流。假設輸 出電容損壞或短路至地,將會導致浪湧電流過大,MOSFET將承受極大的功率耗散(此時 Vos 接近最大值,因為 VOUT 為 0V)。若為多顆並聯 MOSFET 的高功率應用,最壞情況下可能只有一顆 MOSFET 導通全部浪湧電流,原 因在於 MOSFET 的 Vos 啟動電壓存在差異。



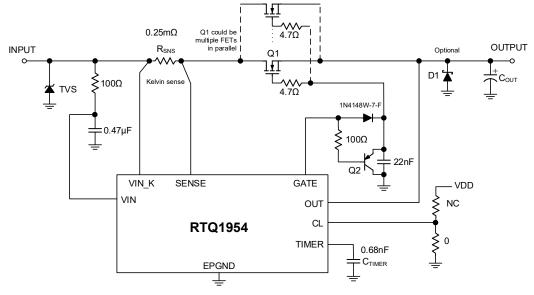


圖 5.簡化應用電路圖

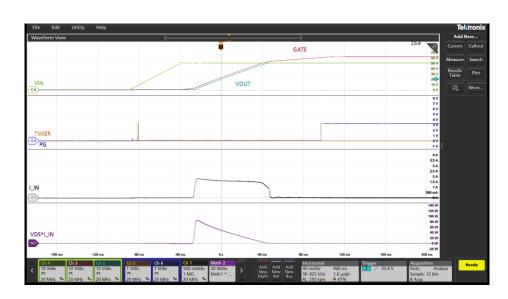


圖 6. 啟動過程波形 (VIN=50V, CGATE=22nF, COUT=2400μF, tSTART=72ms, INRUSH=1.7A)

為避免啟動即短路的情形,RTQ1954S-TA 具有快速過電流保護 OCP1,當電流達到 locp1 門檻(Rsns 上的壓降超過 2mV)時,就會立即關閉外部 MOSFET。此保護機制是即時反應,不需要任何等待時間才進行電流或功率限制。此設計可顯著降低啟動初期 MOSFET 所承受的壓力,尤其在 MOSFET 承受高電壓差時。



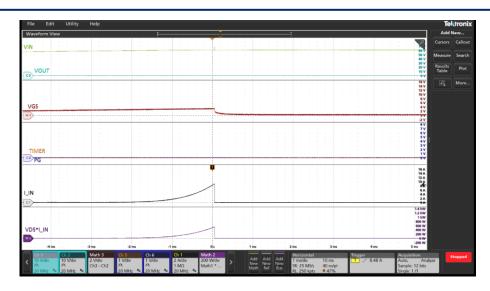


圖 7. 啟動即短路,當電流達 locp1 (10A) 時, RTQ1954S-TA 立即開閉外部 MOSFET

2.2 穩態運作保護 OCP2

啟動完成後,熱插拔控制器需持續監控電流狀況,針對異常過電流提供保護。RTQ1954S-TA 會主動偵測 Rsns 上的電壓來量測負載電流。當電流達到 locp2 門檻 (locp2=Vocp2/Rsns) 時,故障計時器將開始以 2.5μA 電流對 CTIMER 充電。若在計時器達到故障超時時間(CTIMER 電壓達 3.9V)之前電流回至 locp2 以下,RTQ1954S-TA 會恢復正常運作,並以 20μA 電流對 CTIMER 放電;若電流無法降至locp2 以下,則會關閉 MOSFET,並以 20μA 進行放電。tocp2 的超時時間可透過電容設定。

$$t_{OCP2} = C_{TIMER} \times \frac{3.9V}{2.5\mu A}$$

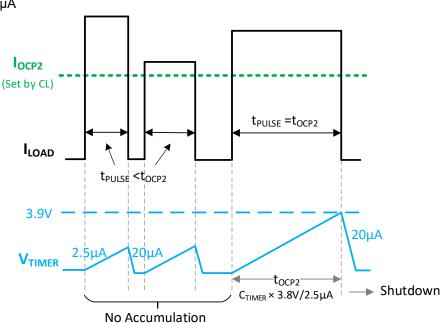


圖 8. OCP2 過電流保護機制示意圖

透過多階段 OCP 架構,第一層保護不需設在預期最大負載之上,避免系統暴露於無法偵測的 soft short 狀況。建議將 locp2 設定略高於平均電流 loc (需考量 locp2 的誤差容忍度與輸入電壓 VIN 的波動),作為針對持續性過電流,如 soft short,或高於預期持續時間的瞬態過載防護。

 V_{OCP2} 門檻值可透過 PMBus 設定(範圍為 10mV 至 55mV,1mV增額),也可經由硬體方式,使用 CL 與 AUX 腳位 進行設定。此設計提供高度彈性,無需更換感測電阻 R_{SNS} ,即可調整 I_{OCP2} 設定值。

Copyright © 2025 Richtek Technology Corporation. All rights reserved. RICHTEK is a registered trademark of Richtek Technology Corporation.



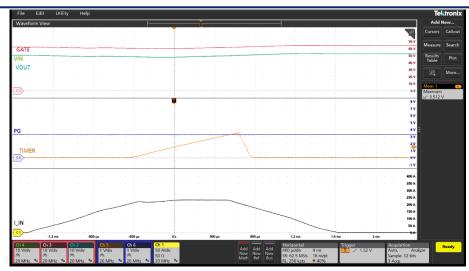


圖 9. 當電流達到 I_{OCP2}=200A 時,計時器開始上升;若電流在計時器超時前可降至 I_{OCP2} 以下 (V_{TIMER}<3.9V),則不 會觸發故障。(VIN=50V, R_{SNS}=0.25mΩ, V_{OCP2}=50mV, C_{TIMER}=0.68nF, t_{OCP2}=1.19ms)



圖 10. 當電流達到 Iocp2 = 200A 時,計時器開始上升;若電流未在計時器超時前降至 Iocp2 以下 (VTIMER < 3.9V),則 觸發故障保護。 (VIN=50V, $R_{SNS}=0.25m\Omega$, $V_{OCP2}=50mV$, $C_{TIMER}=0.68nF$, $t_{OCP2}=1.19ms$)



2.3 穩態運作保護 OCP3

在寬範圍動態負載曲線中,電流脈衝可能超過 2 倍 loc,且持續時間從數微秒 (us) 至數百微秒不等。熱插拔控制器必須允許此類短時間突波通過,同時還能對真實故障狀況提供保護。RTQ1954S-TA 可提供另一層保護機制 OCP3,其門檻高於 OCP2,可允許持續時間小於 0.5ms(遮蔽時間 blanking time)的高電流短脈衝通過。locp3 的觸發門檻是以 locp2 為基準,再加上一個定量設定如下。

$$I_{OCP3} = I_{OCP2} + \frac{15mV}{R_{SNS}}$$

若電流脈衝超過 locp3 門檻,且持續時間超過 0.5ms 的遮蔽時間,RTQ1954S-TA 將關閉外部 MOSFET 以啟動保護機制。反之,若脈衝持續時間短於遮蔽時間,RTQ1954S-TA 將恢復正常運作,並立即重置遮蔽計時器,確保不規則或重複出現的短脈衝可順利通過而不誤觸發故障。

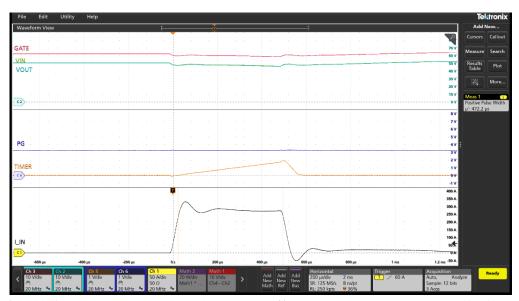


圖 11. 當負載電流脈衝超過 locp3=260A,但持續時間小於遮蔽時間 (tblank=0.5ms)時,該脈衝將可通過而不會觸發故障保護。

2.4 断路器保護 CB

斷路器保護是應對過電流事件(如輸出短路)時的最終防線,尤其當電流上升速度遠快於 locp2 或 locp3 的觸發時間時。當感測電阻 Rsns 上的跨壓超過所設定的 VcB 門檻(可選擇 50mV、100mV 或 200mV)時,RTQ1954S-TA 將立即關閉外部 MOSFET。當電流降至 lcB 門檻以下後,RTQ1954S-TA 允許 MOSFET 再次導通,而非維持鎖定關閉狀態,這是為了避免將突如其來的輸入電壓變化,誤判為短路故障並導致系統關閉。假設短路故障仍持續存在,OCP2 或 OCP3 將會再次觸發保護機制。請注意,在 CB 事件發生後,為能快速關斷 MOSFET 並限制其功耗於安全操作區域 (SOA) 內,TIMER 腳位的充電電流(用於設定 OCP2 計時器)將會提升至 25μA,為原設定值的 10 倍。





圖 12. 在CB 保護動作結束後·<u>RTQ1954S-TA</u> 將允許 MOSFET 再次導通 (不進行電流限制); 若短路狀況仍存在, OCP2 或 OCP3 會啟動保護。為快速關閉 MOSFET · TIMER 腳位的電流提升至 25µA。自動重試功能關閉 · 輸入電 壓變為 VIN = 50V。

3 識別重複性過電流脈衝,提升系統判斷準確性

AI 負載曲線的一大特性是具備重複性的過電流脈衝,其占空比甚至可超過 50%。作為系統電源入口的熱插拔控制器 必須能區分這類重複性突波與持續性的過電流故障,以避免誤觸發保護機制。RTQ1954S-TA 會在電流低於 OCP2/OCP3 門檻時,立即重置故障計時器 (fault timer),有效解決此問題,才能隨時準備應對下一次脈衝。

RTQ1954S-TA的 OCP3 為數位計時器,當電流降至 locp3 以下時,會立即重置故障計時器;OCP2 則為類比計時 器,由 CTIMER 控制。當電流超過 IOCP2 時,CTIMER 以 2.5µA 的電流充電;當 OCP2 狀況結束(不論 VTIMER 是否已達 3.9V),CTIMER 將以 20μ A 進行放電。這種 8:1 的放電或充電電流比可確保 VTIMER 在下一次 OCP2 事件發生前,回到 初始電壓(OV),以防止 VTIMER 因持續累積的電壓,進而誤判為故障。

RTQ1954S-TA的 OCP2 設計具備「非累積」條件,容許負載占空比最高達 88%(以超過 locp2 的負載脈衝為定 義),使其能在面對各種寬範圍且不可預測的過電流情況時,避免誤觸發故障保護機制。

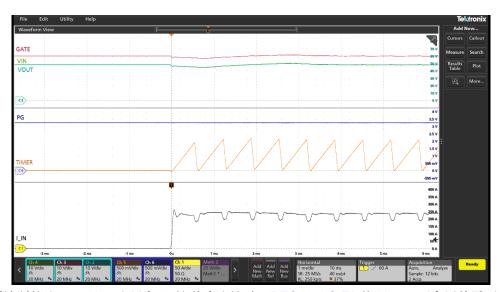


圖 13. 當負載電流脈衝 (ILOAD > IOCP2) 具有 87% 的占空比時,RTQ1954S-TA 的 VTIMER 不會累積電壓,進而有效防止 誤判故障。



有效偵測 Soft Short ,強化系統保護

當輸出端因為較大的阻抗而短路時,雖然電流未明顯上升,某些熱插拔控制器可能無法偵測到此類稱為 soft short 的 短路情形,進而導致系統過熱甚至失效。尤其是當系統只具備單一過電流保護機制(不含斷路器)時,此問題更為嚴 重,因為該保護門檻通常會設定為高於平均電流 loc 的 50% 甚至 100% 以上,雖然是為了增加容錯值以及避免因動 態負載而誤觸保護機制,但會影響偵測正確性。

RTQ1954S-TA 採用多階段 OCP 設計,透過 OCP2 與 OCP3 設定不同的電流範圍,有效解決此問題。因此,凡是高 於 OCP2 門檻的 soft short 電流皆可被偵測,讓系統散熱設計人員可依 OCP2 電流水準來規劃電路板熱承受能力, 無需以 2 倍 loc 為設計依據,可降低系統成本並提升可靠性。

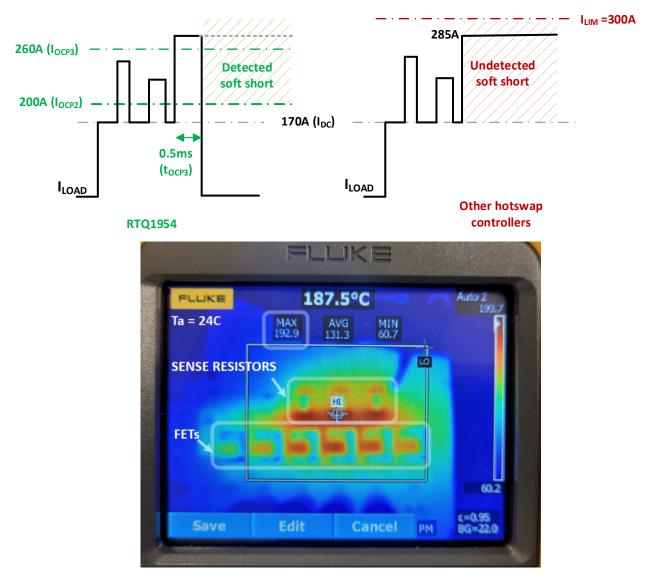


圖 14. Soft Short 情況示意,以及其他僅具單一過電流保護等級 (Іым=300A) 熱插拔控制器可能發生的故障風險。當 電流達 285A 且持續 4 分鐘後, MOSFET 外殼溫度上升至 180°C。



5 實現與保護機制獨立的散熱設計

在高功率應用中,熱插拔控制器通常會驅動多顆並聯的外部 MOSFET。在穩態條件下,各 MOSFET 會根據電路板佈局與其 Roson 差異分攤電流。傳統的熱插拔控制器散熱設計需配置足夠數量的 MOSFET,以確保其接面溫度 (TJ)維持在最大工作範圍內。

本應用所使用的 MOSFET 為 PSMN2R3-100SSE,在 25° C 時具有低 R_{DSon} 值 ($2.28m\Omega$),其最高接面溫度為 175° C。為使 MOSFET 的 T_J(對此類封裝而言,T_J 與外殼溫度近似)維持在建議的 DC 操作接面溫度 T_{J,DC} 以下(建議值為 120° C,因應動態暫態時溫度變化),所需並聯的 MOSFET 數量需依以下公式計算:

$$T_{J,DC} = T_A + \theta_{JA} \times R_{DSon (TJ,DC)} \times \left(\frac{I_{DC}}{N}\right)^2$$

其中 TA 為環境溫度。由於 MOSFET 的導通電阻 Roson 與其接面溫度密切相關,實際應用中可能需反覆計算上述公式數次,以求得 Roson 與 $T_{J,DC}$ 的關係值。根據 MOSFET 規格書,當溫度從 $25^{\circ}C$ 上升至 $120^{\circ}C$ 時,Roson 將增加約 1.8 倍,這樣的變化使計算得到的 $T_{J,DC}$ 接近設計目標,通常無需再進一步修正。

$$T_{J,DC} = 70^{\circ}C + 15^{\circ}C/W \times (2.28m\Omega \times 1.8) \times \left(\frac{170}{6}\right)^{2} = 119^{\circ}C$$

這套 8.5kW($50V \times 170A$,直流平均功率)的熱插拔控制器系統是透過 6 顆 MOSFET 及 $15^{\circ}C/W$ 的接面至環境熱阻實現(此熱阻值高度依賴於電路板散熱設計、散熱片配置與氣流條件)。若系統的熱阻高於此案例,則需使用更多顆MOSFET,或降低環境溫度,以滿足 $T_{J,DC}$ 的熱設計要求。

熱插拔控制器的散熱設計為何與保護機制設定有關?

關鍵在於第一層過電流保護的觸發門檻。系統能夠持續承受的電流,必須得低於此保護門檻。若第一層 OCP 設定為 2 倍 loc,這是常見於避免 AI 動態負載誤判的設定情境,則熱設計也需以 2 × loc 為依據,導致在相同直流功率下需配置更多顆 MOSFET。

然而,在 RTQ1954S-TA 中,locp2 設定略高於 loc,代表所有高於 locp2 的過電流(包括持續性的 soft short)都能被 偵測。如此一來,熱設計便可依據 locp2 進行,因其接近 loc,可大幅降低所需的 MOSFET 數量,達成更有效率的系統設計。

值得一提的是,多數他廠熱插拔控制器具備外部熱保護機制,可用於監測像是 MOSFET 等元件的溫度。然而,本應用所使用的 MOSFET 具有數十秒等級(甚至更高)的熱時間常數,遠大於過電流保護機制的毫秒級反應時間。此外,熱插拔控制器通常僅能監控單一位置的溫度,若系統中使用多顆 MOSFET,則各顆元件間的溫度差異可能無法被偵測,增加熱失效風險。

RTQ1954S-TA 讓熱插拔控制器系統的散熱設計可依據實際直流電流進行最佳化,無需依據較高的過電流保護門檻來設計,在相同平均直流功率下可減少所需的 MOSFET 數量,提升系統效率與成本效益。



6 結論

現代 AI 應用的工作負載具有寬範圍且高動態的瞬態負載特性,對作為系統入口的熱插拔控制器帶來極大挑戰。熱插拔控制器必須能準確分辨短時間電流突波、重複性的過電流脈衝以及持續性的 soft short,且在此過程中不應中斷負載供電,更重要的是不能讓系統關機。

RTQ1954S-TA 熱插拔控制器透過多階段過電流保護 (OCP) 機制,有效解決上述問題。此架構不會限制電流,因而不會影響負載行為,且可依動態 AI 工作負載進行彈性調整,同時避免誤判故障。

隨著現代 xPU 系統功率需求持續上升,RTQ1954S-TA 系統的散熱設計可針對平均直流功率進行優化,可在 DC 電流水準以上的各種過電流情境中提供完整防護,實現兼具效能與可靠性的電源系統設計。

若要獲得更多產品的產品資訊,請訂閱我們的電子報。

Richtek Technology Corporation

14F, No. 8, Tai Yuen 1st Street, Chupei City Hsinchu, Taiwan, R.O.C.

Tel: 886-3-5526789

Richtek products are sold by description only. Richtek reserves the right to change the circuitry and/or specifications without notice at any time. Customers should obtain the latest relevant information and data sheets before placing orders and should verify that such information is current and complete. Richtek cannot assume responsibility for use of any circuitry other than circuitry embodied in a Richtek product. Information furnished by Richtek is believed to be accurate and reliable. However, no responsibility is assumed by Richtek or its subsidiaries for its use; nor for any infringements of patents or other rights of third parties which may result from its use. No license is granted by implication or otherwise under any patent or patent rights of Richtek or its subsidiaries.